JP 362211927 4 SEP 1987

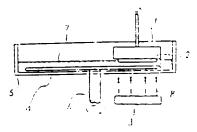
646 METHOL OF WORKING SEMICONDUCTOR WAFER

(H) 62-211927 (A) (45) 17 9 1987 (19) IP (21) Appl. No. 64-55-65 (22) 12 - 1986 (71) NEC CORP (72) TSUNEC HAMAGUCHI

(51) Int. Cl., 1101L21 304.1324137 00.1101L21 306

PURPOSE: To efficiently work a semiconductor wafer so as to provide it with superior flatness, by arranging the semiconductor wafer so as to face a polishing plate, dipping the surface of the wafer and the polishing plate in polishing liquid, and applying light to the surface to be polished while moving the wafer relatively with respect to the polishing plate.

CONSTITUTION: Polishing liquid 7 is injected into a tank 5 and the surface of a semiconductor wafer 2 to be polished and a polishing plate 4 are dipped in the polishing liquid 7. Ultraviolet rays 8 from a light source 3 are applied to the surface of the water 2 to be polished, while the water 2 and the polishing plate are rotated with the polishing liquid disposed therebetween. Thereby, the surface of the wafer 2 and the polishing liquid 7 are optically or thermally excited uniformly and the reaction between the water 2 and the polishing liquid 7 are promoted. In this manner, the water 2 can be worked efficiently so as to have superior flatness



Learning sensitive to column

(B) 日本国特許庁(JP)

⑩特許出願公開

⑩ 公 開 特 許 公 報 (A)

昭62 - 211927

Dint Cl.⁴

識別記号

庁内整理番号

④公開 昭和62年(1987)9月17日

H 01 L 21/304 B 24 B 37/00 H 01 L 21/306

B - 7376-5F F - 8308-3C

F = 8308 = 3C M = 8223 = 5F

零査請求 未請求 発明の数 1 (全3頁)

母発明の名称

半導体ウェーハの加丁方法

②特 圆 昭61-55667

❷出 順 昭61(1986)3月12日

砂発明 者

渡口 恒夫

東京都港区芝5丁目33番1号 日本電気株式会社内

砂出 顋 人

日本電気株式会社

東京都港区芝5丁目33番1号

②代理人 并理士内原 晋

明祖書

発明の名称

半導体ウェーハの加工方法

特許請求の範囲

回転する半球体ウェーハを放定問題をもって送 光性を有する研胞板に対向して相対的に科勢し、 新起半導体ウェーハの研集面と点起研放板とを選 役を設合した化学液から成る研究液に浸し、前起 研定面に解起研磨板の反対側から完を照射するこ とを特徴とする半導体ウェーハの加工方法。

発明の詳細な技術

:産業上の利用分野)

本を明は半導体ウェーハの無工方法に関し、特に下導体ウェーハの長期を無正装置に研究するで 導体ウェーハの施工方法に関する。

"提出的指摘":

従来の土壌体ウェートの加工方法は、 風行が土

- 1 -

関体ウェーハ面上を転換又は滑換することにより、ウェーハ表面を解散少量ずつ除去する方法あるいはエッナングによる化学研究の方法がある。 しかしながら、これらの方法は、加工機単や表面 単消性の点で必ずしも満足できるものでなかった。

本節を明者が先に出跡した打動的60~112 275号による加工方法は、上足の方法を改良した半線体ウェーハの加工方法である。その加工方法にある。その加工方法は、光を通す窓を設けた傾的版と半線体ウェーハとを配置し、窓を乗して、化学減及び半線体ウェーハの表面に影を照明しながら、半導体ウェーハと研究をとそ相対対対でせることにより、半導体ウェーハ表面を設施機構でしている。

こを明が解決しよっとする問題点で

「正した従来の下さなウェーハの無工力込む」でを設けた研究板を用いるため、半さ体ウェーハの方面上で光が照射される部分とされない部分が リンニルが照射される部分では、半さ体ウェール まざむす点が無足は感となり、 もか何好されない 多分に比べ 施工 達成が強くなり、 主導体ウェーハ 多上に研密板の窓の大きさに対応した門凸が生じ もといっ 問題さがある。

をに、水油が質様料用で形成された半導体ウェーハの水油平単化を行っ場合には、化学液の材料 ハのエッナング作用が関なるため半導体ウェーハ 水面を平用にすることができないという問題点が ある。

水色剛の目的は、平成度の優れた半導体ウェーハを能が良く加工できる半導体ウェーハの加工方法を提供することにある。

「問題点を解決するための手段)

本先明の主導体ウェーハの製工方法は、回転する生産体のエーハを新定期限をもって進光性を有する研用板に対画して相対的に移動し、製起手導体ウェーハの研究面と展起研究製とを展現を混合した化学液が小板を研究者に減し、自起研究画に観覚研究の反対側から変を明制するように構成される。

- 3 -

i 😙 iff i

本を明によれば、下海体ウェーハ共和及び低粒を設合した化学液が小成る研究液に加工期間中を通じて一個に変を取削することで下海体ウェーハ共高及び研究液が変型的以は熱的に一個に機能されて平線体ウェーハと最初で減少を介して研究板と平線体ウェーハとを削り延伸を引きせることで下導体ウェーハ共画での低致の転換及び潜動を消免化し、加工作を向上し需要よく平滑な共調加工を行うことができる。

(複数用)

次に、水光明の実施所について閉鎖を準備して 説明する。

第1回は本発明の一定提展を用いた半導体ウェ 一八級供装置の側面図である。

第1回において、半導体ウェーハ2は表面が二 前化シリコンとシリコンとから形成され、表面の 関凸が200mmである半導体ウェーハ基板である。

4 -

回転可能な支持状態!にはおされた半導体ウェーハ2と、水果リンプ下の光薄さとの間に研究的 イが配置される。研究をイバ光源等の光を通ずことができる石炭がラス製であり、研究教士と同一の材料で作られた増与の中に回転可能な支柱石に支持されている。

他ちの中にはファ化ナトリウムの化で液に二酸化シリコンから成る張特を設合した研究液でが非 人され半導体ウェーハ2の展別面と展売減イとは 研房液でに残されている。

する体ウェーハ2と研究後4の開降を取10xmとし、中水体ウェーハ2の研密調に光速3から 条外光点を照射しながら前5に保存された確定表 フをかして、中水体ウェーハ2と研究を4とを示 114に久田でネオ方向にそれぞれ自転させる。こ この回転によって、単純体ウェーハ2と研究を4と は相互運動を行い、中水体ウェーハ2を確の確定 面が研究される。

・ 歩き光州を明朝することにより、 する体ウェール 2 後が研究点でを構成する光で流行輸出品作品

他になり、平成体のエーバンと変で液が反応しなくなる。従って、平成体のエーバンの無工建模が1分に、中に、原出版イと半導体のエーバンとの関係を研究液でに混合された機段が通過して、半液体のエーバンの表面を平滑化する。この結果、表面の関凸が約20mmの半導体のエーバが得ら

なり、本実範層では半導体ウェーハはシリコンを用いたが、他の半導体単結晶基質、例えば、G A A 4、1 n P についても本発剤の加工方面を通 用できる。その場合、光調の幹額・研胞板の材料 を選択できることは言うまでもない。

在明万海里。

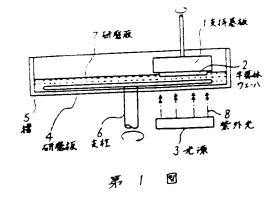
111・説明りたように本見明の半導体ウェーバの加りかけ、加りかけ、加りの全規間におたり充実すルギを 半導体ウェーバを耐及び研究派に一切に作用させ たよりに、研究派に混合した取扱の関係の選件的 を併用することにより、単価度に優れた半導体で ューバを依すれて加工できるという効果がある。

ı

5 -

(A面の簡単な説明 第114日本発明の 「絶解を用いたする体ので 一・個中な方の阿面切である。 1 支作な数、2 すみ体のエーバー3 も カ 1 組団数 5 橋 6・支柱、7 副党 素 8 禁外変





- 7 -